

fulgencio
ADT
acq.leg
 14.1.25



Instituto Politécnico
de Viana do Castelo

CALENDARIZAÇÃO DAS AVALIAÇÕES FINAIS ÉPOCA RECURSO



Escola Superior de Tecnologia e Gestão Curso: Sistemas Eletrónicos e Computadores

Ano letivo 2024/2025

1º semestre

Data	1º Ano	Hora /sala	2º Ano (se necessário)	Hora /sala	3º Ano (se necessário)	Hora /sala	4º Ano (se necessário)	Hora /sala
03/fev	Inglês Técnico [Marta Pereira]	11h00 S.2.11	Gestão de projectos [Leandro Mota]	16h00 S.1.10				
04/fev	Manutenção de Sistemas Electronicos [Sónia Silva]	14H00 S.2.9						
05/fev	Teoria de Circuitos e Sinais [Sidónio Brazete]	11h00 S.3.5						
06/fev	Desenho e Oficinas de Electrónica [Paulo Afonso]	11H00 S.3.4						
07/fev	Física [Manuela Vilarinho]	11h00 S.1.1; A.1.1	Microcontroladores [Carlos Abreu, Paulo Afonso]	16h00 S.2.1				
10/fev	Algoritmia e Programação [David Verde, João Pereira]	11h00 S.3.4	Eletrónica II [Duarte Alves]	14h00 S.1.6				
11/fev			Eletrotecnia [Sónia Silva]	14H00 S.1.7				
12/fev	Tópicos de Matemática [Mário Barros]	14h00 A.1.1; S.1.1; A.2.1						
13/fev	Técnicas de Expressão Oral e Escrita [Manuela Correia]	11H00 S.3.3	Projecto Final [A. Júlio Pires, Duarte Alves, Emanuel Lomba, Hélder Barbosa, José Evaristo Lima, Paulo Afonso, Sidónio Brazete]	14h00 L.3.3b				
14/fev			Instalação e Manutenção de Redes Computadores [Paulo J. Vaz]	11h00 S.2.4				